

#### PATENT ABSTRACTS OF JAPAN

(11) Publication number:

08340018 A

(43) Date of publication of application: 24 . 12 . 96

(51) Int. CI

H01L 21/60

(21) Application number: 08072309

(22) Date of filing: 27 . 03 . 96

(30) Priority:

10 . 04 . 95 JP 07 83726

(71) Applicant:

FUJITSU LTD

(72) Inventor:

NOMOTO TAKASHI TSUJI KAZUTO SATO MITSUTAKA KASAI JUNICHI

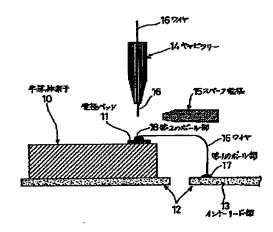
(54) WIRE BONDING METHOD, SEMICONDUCTOR DEVICE, CAPILLARY FOR WIRE BONDING, AND FORMATION OF BALL BUMP

#### (57) Abstract:

PURPOSE: To improve efficiency of bonding treatment, reduce damage to an object to be connected, and make a semiconductor element thin.

CONSTITUTION: The wire bonding method consists of the following; a first bonding process wherein a first ball part 17 is formed on a wire 16, and the first ball part 17 is bonded to an inner lead part 13 turning to a first member to be connected, a ball part forming process wherein the wire 16 is led out from a bonding position to the inner lead part 13 with a specified loop, and a second ball part 18 is formed at a specified position of the wire 16, and a second bonding process wherein the formed second ball part 18 is bonded to the electrode pad 11 of a semiconductor element 10 turning to a second member to be connected.

COPYRIGHT: (C)1996,JPO



# 類似技術

(19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平8-340018

(43)公開日 平成8年(1996)12月24日

(51) Int.Cl.\*

識別記号

庁内整理番号

FI

技術表示箇所

H01L 21/60

301

HO1L 21/60

301D Cl

301H C1, F4

## 審査請求 未請求 請求項の数13 OL (全 18 頁)

(21)出顯番号

特顯平8-72309

(22) 出顧日

平成8年(1996)3月27日

(31) 優先権主張番号 特願平7-83726

(32) 優先日

平7 (1995) 4月10日

(33) 優先権主張国

日本(JP)

(71) 出蹟人 000005223

富土通株式会社

神奈川県川崎市中原区上小田中4丁目1番

1号

(72)発明者 基本 隆司

神奈川県川崎市中原区上小田中1015番地

富士通株式会社内

(72) 発明者 辻 和人

神奈川県川崎市中原区上小田中1015番地

富士通株式会社内

(74)代理人 弁理士 伊東 忠彦

最終頁に続く

(54) 【発明の名称】

ワイヤポンディング方法及び半導体装置及びワイヤポンディング用キャピラリー及びポールパン

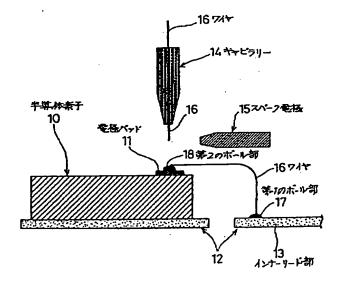
プの形成方法

#### (57)【要約】

【課題】本発明はワイヤボンディング方法及び半導体装 置に関し、ポンディング処理の効率化、被接続体に対す る損傷の軽減、及び半導体素子の薄型化を図ることを課 題とする。

【解決手段】ワイヤ16に第1のポール部17を形成す ると共にこの第1のボール部17を第1の被接続部材と なるインナーリード部13に接合する第1の接合工程 と、インナーリード部13に対する接合位置よりワイヤ 16を所定のループで引き出すと共にワイヤ16の所定 位置に第2のポール部18を形成するポール部形成工程 と、形成された第2のボール部18を第2の被接続部材 となる半導体素子10の電極パッド11に接合する第2 の接合工程とを具備する。

第2のボール部が電柱ハッドに接合された 状態を示す図



【特許請求の範囲】

【請求項1】 ワイヤに第1のボール部を形成すると共 に、前記第1のボール部を第1の被接続部材に接合する 第1の接合工程と、

前記第1の被接続部材に対する接合位置より前記ワイヤ を所定のループで引き出すと共に、前記ワイヤの所定位 置に第2のボール部を形成するボール部形成工程と、

形成された第2のポール部を第2の被接続部材に接合する第2の接合工程とを具備することを特徴とするワイヤボンディング方法。

【請求項2】 請求項1記載のワイヤポンディング方法 において、

前記ポール部形成工程で前記第2のポール部を形成する際、前記ワイヤが連続した状態を維持させつつ前記第2のボール部を形成することを特徴とするワイヤボンディング方法。

【請求項3】 請求項1または2記載のワイヤポンディング方法において、

少なくとも前記第2のボール部をスパーク放電を用いて 形成したことを特徴とするワイヤボンディング方法。

【請求項4】 請求項1乃至3のいずれかに記載のワイヤボンディング方法において、

前記第1の被接続部材に前記第1のボール部を接合した 後、前記ワイヤを略垂直上方に引出し、

続いて、前記ワイヤを略直角に折曲されるよう水平方向 に引出した後、前記第2のボール部を形成し第2の被接 続部材に接合することを特徴とするワイヤポンディング 方法。

【請求項5】 請求項1乃至4のいずれかに記載のワイヤボンディング方法により第1のワイヤを配設した後に、

第2のワイヤに第3のボール部を形成すると共に前記第3のボール部を第2の被接続部材に接合し、

続いて、前記第2の被接続部材に対する接合位置より前記第2のワイヤを前記第1のワイヤの上部にループを形成するよう引き出すと共に、前記第1の被接続部材にステッチポンディングすることを特徴とするワイヤポンディング方法。

【請求項6】 請求項1乃至5のいずれかに記載のワイヤボンディング方法において、

前記第1の被接続部材をリードフレームとし、前記第2 の被接続部材を半導体素子としてなることを特徴とする ワイヤポンディング方法。

【請求項7】 請求項1乃至5のいずれかに記載のワイヤボンディング方法において、

前記第1及び第2の被接続部材を共に半導体素子として なることを特徴とするワイヤボンディング方法。

【請求項8】 請求項1乃至5のいずれかに記載のワイヤポンディング方法において、

前記ワイヤとして金細線を用いると共に、少なくとも第

2のボール部と第2の被接続部材とをボールボンディングを用いて接合したことを特徴とするワイヤボンディング方法。

【請求項9】 半導体素子と、リードと、前記半導体素子と前記リードとを接続するワイヤとを具備する半導体装置において、

前記リードと前記ワイヤとが、前記ワイヤに形成された 第1のポール部により直接接合されると共に、

前記半導体素子に形成された電極部と前記ワイヤとが、 10 前記ワイヤに形成された第2のボール部により直接接合 された構成とされており、

かつ、前記ワイヤが前記リードとの接合位置より略垂直 に延在する垂直部と、前記半導体素子と前記ワイヤとの 接合位置より略水平方向に延在する水平部とを有する略 L字状のループ形状を有することを特徴とする半導体装 置。

【請求項10】 ワイヤを被接続部材に接合する際用いるワイヤボンディング用キャピラリーにおいて、

キャピラリー本体の先端部形状を凸状形状としたことを ・ 特徴とするワイヤポンディング用キャピラリー。

【請求項11】 請求項10記載のワイヤボンディング 用キャピラリーにおいて、

前記キャピラリー本体の最先端部に前記ワイヤを前記被 接続部材に接合する接合部を形成すると共に、

前記接合部と段差を有した位置に、前記接合部により前記被接続部材に形成されたポール部を圧接する圧接部を 形成したことを特徴とするワイヤボンディング用キャピラリー

【請求項12】 請求項10または11記載のワイヤボ 30 ンディング用キャピラリーを用いたボールバンプの形成 方法であって、

ワイヤにポール部を形成すると共に、前記ポール部を前 記ワイヤポンディング用キャピラリーの最先端部で被接 続部材に接合する接合工程と、

前記被接続部材に対する接合位置より前記ワイヤボンディング用キャピラリーを引き上げることにより、前記ワイヤを切断して前記被接続部材上にボールバンブを形成するボールバンブ形成工程と、

前記ワイヤボンディング用キャピラリーの最先端部外周 40 位置を前記ポールバンプを圧接し、前記ポールバンプの 上面を平坦面とする整形工程とを具備することを特徴と するポールバンプの形成方法。

【請求項13】 請求項11記載のワイヤボンディング 用キャピラリーを用いたボールバンプの形成方法であっ て、

ワイヤにボール部を形成すると共に、前記ボール部を前 記ワイヤボンディング用キャピラリーに設けられた前記 接合部で被接続部材に接合する接合工程と、

前記被接続部材に対する接合位置より前記ワイヤボンデ 50 ィング用キャピラリーを引き上げることにより、前記ワ

3

イヤを切断して前記被接続部材上にボールパンプを形成 するボールパンプ形成工程と、

前記ワイヤボンディング用キャピラリーに設けられた前 記圧接部を前記ボールバンプを圧接し、前記ボールバン プの上面を平坦面とする整形工程とを具備することを特 徴とするボールバンプの形成方法。

#### 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】本発明はワイヤポンディング方法及び半導体装置及びワイヤポンディング用キャピラリー及びポールパンプの形成方法に関する。一般に、半導体装置に設けられる半導体素子は、ワイヤにより外部接続端子となるリードに電気的に接続された構成とされている。このワイヤは、ワイヤポンディング装置を用いて半導体素子に形成された電極パッドとリードのインナーリード部との間に配設される。

【0002】このワイヤは、半導体素子に配設された電極パッド数と同数配設されるものであり、また近年の半導体素子の高度化に伴い電極パッド数も増大する傾向にある。これに伴い、電極パッドとインナーリード部との間に配設されるワイヤ数も増大する傾向にある。

【0003】一方、半導体装置は生産性の向上及び小型化が望まれている。従って、半導体装置の生産性を向上させる面からは個々のワイヤをワイヤボンディングするのにに要する時間を短縮することが、また半導体装置の小型化を図る面からはワイヤのループを低くすることが重要である。

#### [0004]

【従来の技術】図22及び図23は、従来のワイヤボンディング方法を用いて配設されたワイヤを示しており、また図24及び図25は具体的なワイヤボンディング方法を示している。

【0005】図22は、最も一般的に行われているワイ

ヤポンディング方法を用いて配設されたワイヤ1を示している。尚、同図においては、半導体素子2に形成された電極パッド2aとリードフレーム3のインナーリード部3aとの間にワイヤ1を配設した構成を示している。【0006】電極パッド2aとインナーリード部3aとの間にワイヤ1を配設するには、先ずワイヤ1を電極パッド2aに接合する(これを1stポンディングという)。この1stポンディングは、図24に示されるポールポンディングを用いて行われる。

【0007】同図に示されるようにボールボンディングを行うには、ワイヤボンディング装置に設けられているキャピラリー7(ワイヤ1となる金線が挿通されている)を用い、先す図24(A)に示されるように、キャピラリー7の先端から突出しているワイヤ1にスパーク放電を用いてボール部4を形成する。次に、図24

(B) に示されるように、形成されたボール部4を電極 パッド2aにキャピラリー7を用いて押圧し、超音波溶 接法等により接合を行う。

【0008】続いて、図24 (C) に示されるように、キャピラリー7を移動させることによりワイヤ1をインナーリード部3aの上部まで引出し、ワイヤ1とインナーリード部3aとを接合する (これを1stポンディングという)。この1stポンディングは、図25に示されるステッチポンディングを用いて行われる。

【0009】同図に示されるようにステッチポンディン グを行うには、キャピラリー7を用い、先ず図25

(A)に示されるように、キャピラリー7の先端をインナーリード部3 aのポンディング位置まで移動させる。続いて、図25 (B)に示されるように、キャピラリー7の先端をインナーリード部3 aに押圧し超音波溶接法等によりワイヤ1とインナーリード部3 aに接合させる。この押圧処理によりワイヤ1のキャピラリー7により押圧された部位は押し潰された状態となる。

【0010】続いて、キャピラリー7を上動させるが、この際にワイヤポンディング装置に設けられているクランパ8はワイヤ1を固定した状態となっている。従っ20 て、キャピラリー7が上動することにより、上記のように押し潰され機械的強度が低下している部位においてワイヤ1は切断される。

【0011】上記のように、従来において最も一般的に行われているワイヤポンディング方法では、1stポンディングにおいてボールポンディングを行い、また2ndポンディングにおいてステッチポンディングを行うことにより、図22に示されるように、ワイヤ1を半導体素子2の電極パッド2aとリードフレーム3のインナーリード部3aとの間に配設する方法が採用されていた(尚、上記したワイヤ1の接続方法を、以下順打ちポンディングという)。

【0012】ここで、図26及び図27を用いてポールポンディング及びステッチポンディングの特性について説明する。図26(A)はポールボンディングを用いてワイヤ1を電極パッド2aに接合した状態を示す科視図であり、また図26(B)は接合位置を平面視した状態を示している。上記したように、ポールポンディングでは、予めワイヤ1にスパーク放電等を用いてポール部4を形成した上で、このポール部4を電極パッド2aに接合する構成であるため、平面視した状態における接合位置形状は略円形であり、その接合面積も小さいため電極パッド2a内にポンディングされている。

【0013】一方、図27(A)はステッチポンディングを用いてワイヤ1をインナーリード3aに接合した状態を示す斜視図であり、また図27(B)は接合位置を平面視した状態を示している。同図に示されるように、ステッチポンディングではキャピラリー7によりワイヤ1を押圧するため、ポンディング部9は押しつぶされて平面的な面積が広くなっている。比較のために、同図に破線で電極パッド2aの大きさを示している。これから

も判るように、ステッチボンディングはボールボンディ ングに比べて広いポンディングエリアを必要とするとい う特性を有する。

【0014】ところで、上記した順打ちポンデイングで は、ワイヤ1を電極パッド2aに接合した後にワイヤ1 を上方に引き上げ、その後にインナーリード部3aに接 合する必要があるため、半導体素子2の上面に対してワ イヤ1のループの最上部が高くなってしまう。

【0015】図22に示す例では、ワイヤ1の最上部は 半導体素子2の上面に対して矢印Hで示す寸法だけ高く なってしまう。このため、順打ちポンデイングでは半導 体装置の薄型化を図ることができないという問題点があ った。図23は、順打ちポンデイングで発生する問題点 を解決するために提案されたポンディング方法により配 設されたワイヤ5を示している。尚、図23において図 22に示した構成と同一構成については同一符号を付し ている。

【0016】同図に示されるようにワイヤ5を配設する には、キャピラリを用い、先ずキャピラリ先端から突出 しているワイヤ1にスパーク放電を用いてポール部4を 形成し、次にポール部4をリードフレーム3のインナー リード部3aに押圧することにより接合を行う(ポール ポンディング)。

【0017】続いて、キャピラリを半導体素子2の高さ より若干高い位置まで上動させると共に水平移動させて 電極パッド2aの上部までワイヤ5を引出し、次にキャ ピラリを電極パッド2aに押圧してワイヤ35をステッ チポンディングにより電極パッド2aに接合する(ステ ッチボンディング)。この際、電極パッド2aの上部に は、予め金等によりポールパンプ6が配設されており、 ワイヤ5はこのポールパンプ6に接合される。

【0018】即ち、図23に示されるポンデイング方法 は図22に示したポンディング方法とポンディングの順 番が逆であり、先ず1stポンディングをインナーリー ド部3aに対して行い、その後に2ndポンディングを 電極パッド2a (正確には電極パッド2a上のポールパ ンプ6) に対して行う構成とされている。(尚、上記し たワイヤ5の接続方法を、以下逆打ちポンデイングとい う)。

【0019】この逆打ちポンデイングでは、半導体素子 2の上面より高さが低いインナーリード部3 a に先ずワ イヤ5を接合し、半導体素子2の高さと略等しい位置ま でワイヤ5を引き上げ、その後に水平方向にキャピラリ を移動させてワイヤ5を電極パッド2a (ポールパンプ 6) に接合する。

【0020】このため、電極パッド2aとインナーリー ド部3aとの間に配設されるワイヤ5のループ形状は、 図23に示されるように略直角に折曲された形状(逆し 字形状)となるため、ワイヤ5のループ高さを低くする ことができ、よって半導体装置の薄型化を図ることがで 50 半導体装置が大型化してしまうという問題点があった。

きる。

[0021]

【発明が解決しようとする課題】しかるに、上記した逆 打ちポンデイングでは、ワイヤ5のループ高さを低くす ることができ半導体装置の薄型化を図ることができるも のの、電極パッド2aの上部に予め金等によりポールバ ンプ6を形成しておく必要がある。

【0022】このポールパンプ6は、ワイヤ5を電極パ ッド2aにステッチボンディングする際に、キャピラリ の押圧力が半導体素子2に直接印加されるのを防止する 10 緩衝材として機能する。また、ポールパンプ6はワイヤ 5の接続強度を向上させる機能をも奏する。

【0023】よって、仮にポールパンプ6を設けること なく、直接ワイヤ5を電極パッド2aにステッチポンデ ィングした場合には、キャピラリの押圧力により半導体 素子2に損傷が発生するおそれがあり、またワイヤ5と 電極パッド2aとの接合強度が不十分なことにより、ワ イヤ5が電極パッド2aから剥離するおそれがある。上 記の理由により、逆打ちポンデイングの場合にはポール バンプ6を電極パッド2a上に必ず配設する必要があ

【0024】このため、従来の逆打ちポンデイングで は、ワイヤ5の配設工程と別個にポールパンプ6の配設 工程が必要となり、ワイヤポンディングに要する工程が 多く、半導体装置の製造効率が悪いという問題点があっ た。また、このボールバンプ6の形成は一般にボールボ ンディングを用いており、具体的には金ワイヤの先端に 金ポールを形成し、この金ポールを電極パッド2a上に 接合した上でワイヤを切断することにより形成してい 30 る。この金ポールのボンディング時においても半導体素 子2には押圧力が印加される。

【0025】また上記したように、ワイヤ5をポールバ ンプ6に接合する際にも押圧処理が行われるため、半導 体素子2はポールバンプ6の形成時及びワイヤ5の接合 時の2回にわたり押圧力が印加される。このため、ポー ルパンプ6を配設しても、ワイヤポンディング処理の全 工程を通しては、やはり半導体素子2に損傷を与えるお それがあるという問題点がある。

[0026] また、図26及び図27を用いて説明した ように、ステッチポンディングはポールポンデイングに 比べて広いポンディング領域を必要とするため、逆打ち ポンデイングでは、半導体素子2の上面に高密度にワイ ヤ5をポンディングすることができず、高密度化される ことにより多数の電極パッド2aを有した半導体素子2 に対してはステッチボンディングを採用することができ ない。

【0027】このため、このように高密度化された半導 体素子2に対しては図22に示す順打ちポンディングし か採用することができず、前述したと同様の理由により

8

一方、上記した逆打ちポンデイングは電極パッド2 aの配設密度がさほど高くない半導体素子2に対しては有効であるが、上記のようにポールバンブ6の形成はポールポンディングを用いて行うため、図2 8に示されるように、ポールバンブ6の上面6 a (即ち、ワイヤ5が接合される面)は金ワイヤの切断面であるため凹凸が多く発生した面となっている。このため、ワイヤ5をポールバンブ6の上面6 a に接合した際、ワイヤ5とポールバンブ6 との接合強度が弱くなりワイヤボンディングの信頼性が低下してしまうという問題点があった。

【0028】更に、図29に示されるように、ポールバンプ6の上面6点に特に大きな突起6bが形成されているような場合には、ワイヤ5の接合位置がポールバンプ6の中心からずれてしまい、ワイヤ5のキャピラリー7により押し潰されたエッジ部5a(このエッジ部は強度が弱い)がポールバンプ6の上面端部と一致してしまい、この部位においてワイヤ5が断線してしまうおそれがある。

【0029】本発明は上記の点に鑑みてなさたれものであり、ポンディング処理の効率化、被接続体に対する損 20 傷の軽減、及び半導体素子の薄型化を図ったワイヤポンディング方法及び半導体装置及びワイヤポンディング用キャピラリー及びボールバンブの形成方法を提供することを目的とする。

#### [0030]

【課題を解決するための手段】上記課題を解決するために本発明では、下記の各手段を講じたことを特徴とするものである。請求項1記載のワイヤボンディング方法では、ワイヤに第1のボール部を形成すると共に、前記第1のボール部を第1の被接続部材に接合する第1の接合工程と、前記第1の被接続部材に対する接合位置より前記ワイヤを所定のループで引き出すと共に、前記ワイヤの所定位置に第2のボール部を形成するボール部形成工程と、形成された第2のボール部を第2の被接続部材に接合する第2の接合工程とを具備することを特徴とするものである。

【0031】また、請求項2記載の発明では、前記請求項1記載のワイヤポンディング方法において、前記ポール部形成工程で前記第2のポール部を形成する際、前記ワイヤが連続した状態を維持させつつ前記第2のポール部を形成することを特徴とするものである。

【0032】また、請求項3記載の発明では、請求項1 または2記載のワイヤポンディング方法において、少な くとも前記第2のポール部をスパーク放電を用いて形成 したことを特徴とするものである。

【0033】また、請求項4記載の発明では、請求項1 乃至3のいずれかに記載のワイヤボンディング方法において、前記第1の被接続部材に前記第1のボール部を接合した後、前記ワイヤを略垂直上方に引出し、続いて、前記ワイヤを略直角に折曲されるよう水平方向に引出し た後、前記第2のポール部を形成し第2の被接続部材に 接合することを特徴とするワイヤボンディング方法。

【0034】また、請求項5記載のワイヤボンディング方法では、請求項1乃至4のいずれかに記載のワイヤボンディング方法により第1のワイヤを配設した後に、第2のワイヤに第3のボール部を形成すると共に前記第3のボール部を第2の被接続部材に接合し、続いて、前記第2の被接続部材に対する接合位置より前記第2のワイヤを前記第1のワイヤの上部にループを形成するよう引き出すと共に、前記第1の被接続部材にステッチボンディングすることを特徴とするものである。

【0035】また、請求項6記載の発明では、請求項1 乃至5のいずれかに記載のワイヤボンディング方法において、前記第1の被接続部材をリードフレームとし、前 記第2の被接続部材を半導体素子としてなることを特徴 とするものである。

【0036】また、請求項7記載の発明では、請求項1 乃至5のいずれかに記載のワイヤボンディング方法において、前記第1及び第2の被接続部材を共に半導体素子としてなることを特徴とするものである。

【0037】また、請求項8記載の発明では、請求項1 乃至5のいずれかに記載のワイヤボンディング方法において、前記ワイヤとして金細線を用いると共に、少なくとも第2のボール部と第2の被接続部材とをボールボンディングを用いて接合したことを特徴とするものである。

【0038】また、請求項9記載の発明では、半導体素子と、リードと、前記半導体素子と前記リードとを接続するワイヤとを具備する半導体装置において、前記リードと前記ワイヤとが、前記ワイヤに形成された第1のボール部により直接接合されると共に、前記半導体素子に形成された電極部と前記ワイヤとが、前記ワイヤに形成された第2のボール部により直接接合された構成とされており、かつ、前記ワイヤが前記リードとの接合位置より略乗直に延在する垂直部と、前記半導体素子と前記ワイヤとの接合位置より略水平方向に延在する水平部とを有する略し字状のループ形状を有することを特徴とするものである。

【0039】また、請求項10記載の発明では、ワイヤを被接続部材に接合する際用いるワイヤボンディング用キャピラリーにおいて、キャピラリー本体の先端部形状を凸状形状としたことを特徴とするものである。

【0040】また、請求項11記載の発明では、前記請求項10記載のワイヤポンディング用キャピラリーにおいて、前記キャピラリー本体の最先端部に前記ワイヤを前記被接続部材に接合する接合部を形成すると共に、前記接合部と段差を有した位置に、前記接合部により前記被接続部材に形成されたポール部を圧接する圧接部を形成したことを特徴とするものである。

【0041】また、請求項12記載の発明では、前記請

10

求項10または11記載のワイヤポンディング用キャピラリーを用いたボールパンプの形成方法であって、ワイヤにボール部を形成すると共に、前記ボール部を前記ワイヤポンディング用キャピラリーの最先端部で被接続部材に接合する接合工程と、前記被接続部材に対する接合位置より前記ワイヤボンディング用キャピラリーを引き上げることにより、前記ワイヤを切断して前記被接続部材上にボールバンプを形成するボールバンプ形成工程と、前記ワイヤポンディング用キャピラリーの最先端部外周位置を前記ボールバンプを圧接し、前記ボールバンプの上面を平坦面とする整形工程とを具備することを特徴とするものである。

【0042】更に、請求項13記載の発明では、前記請求項11記載のワイヤボンディング用キャピラリーを用いたボールパンプの形成方法であって、ワイヤにボール部を形成すると共に、前記ポール部を前記ワイヤボンディング用キャピラリーに設けられた前記接合部で被接続部材に接合する接合工程と、前記被接続部材に対する接合位置より前記ワイヤボンディング用キャピラリーを引き上げることにより、前記ワイヤを切断して前記被接続部材上にボールパンプを形成するボールパンプ形成工程と、前記ワイヤボンディング用キャピラリーに設けられた前記圧接部を前記ボールパンプを圧接し、前記ポールパンプの上面を平坦面とする整形工程とを具備することを特徴とするものである。

【0043】上記の各手段は、下記のように作用する。 請求項1記載のワイヤボンディング方法によれば、第1 の接合工程において第1のボール部を第1の被接続部材 に接合した後、ボール部形成工程において形成された第 2のボール部を第2の接合工程において第2の被接続部 材に接合することにより、ワイヤを第1の被接続部材と 第2の被接続部材との間に配設することができる。

【0044】この第2の接合工程においてワイヤを第2の被接続部材に接合する際、ボール部形成工程においてワイヤに形成される第2のボール部は、逆打ちボンディングのボールパンプと同等の機能を奏する。従って、ワイヤを第2の被接続部材に接合しても半導体素子が損傷するようなことはない。

【0045】また、第2のボール部はワイヤに形成されるため、ワイヤボンディング処理と別個にボールバンブを形成するための処理を行う必要はなくなり、ワイヤボンディング処理を効率良く行うことが可能となる。更に、第2のボール部を第2の被接続部材に接合する処理は、いわゆるボールボンディング処理となるためボンディングに必要な領域は小さくて済み、高密度化され多数の電極を有する半導体素子に対し、確実にワイヤボンディング処理を行うことができる。

【0046】また、請求項2記載の発明によれば、ボール部形成工程で第2のボール部を形成する際、ワイヤが連続した状態を維持させつつ第2のボール部は形成され 50

るため、第2のボール部の形成後もワイヤはキャピラリーと接続された状態を維持する。このため、第2の接合工程において、第2のボール部を電極パッド上に確実に位置決めすることが可能となり、よって第2のボール部を電極パッドに確実に接合することができる。

【0047】また、請求項3記載の発明によれば、少なくとも第2のボール部をスパーク放電を用いて形成したことにより、第2のボール部を容易に形成することができる。また、一般にスパーク放電は第1のボール部の形の方法として行われているものであり、従ってワイヤボンディング装置に特に構成の変更を加えることなく、請求項1記載のワイヤボンディング方法を行うことが可能となる。

【0048】また、請求項4記載の発明によれば、第1 の被接続部材に第1のボール部を接合した後にワイヤを 略垂直上方に引出し、続いてワイヤを略直角に折曲され るよう水平方向に引出した後に第2のボール部を形成し 第2の被接続部材に接合することにより、ワイヤのルー プ形状は略逆L字状となり、ワイヤのループ高さを低く することができる。

【0049】よって、第1の被接続部材と第2の被接続部材との間にワイヤを低く配設することができ、従って例えばのワイヤポンディング方法を半導体装置の製造工程に適用した場合には、半導体装置の低背化を図ることができる。また、請求項5記載のワイヤポンディング方法によれば、第1のワイヤを低く配設することができるため、第1のワイヤの上部に容易に第2のワイヤを形成することが可能となり、ワイヤ配置の高密度化を図ることができると共に、第1及び第2のワイヤが干渉することができるとができる。

【0050】また、請求項6記載の発明によれば、第1 の被接続部材をリードフレームとすると共に第2の被接 続部材を半導体素子とすることにより、半導体装置の薄 型化及び製造効率の向上を図ることができる。

【0051】また、請求項7記載の発明によれば、第1及び第2の被接続部材を共に半導体素子とすることにより、いわゆるマルチ・チップ・モジュール(MCM)構造の半導体装置においても薄型化及び製造効率の向上を図ることができる。

70 【0052】また、請求項8記載の発明によれば、ワイヤとして比較的柔らかい金細線を用いると共に、少なくとも第2のボール部と第2の被接続部材との接合をダメージの少ないボールボンディングを用いて接合したことにより、ワイヤボンディング時において第2の被接続部材に対するダメージの軽減を図ることができる。

【0053】また、請求項9記載の発明によれば、半導体素子に形成された電極部とワイヤとがワイヤに形成された第2のボール部により直接接合されることにより、 半導体素子に印加されるダメージの軽減を図ることができる。また、ワイヤが略L字状のループ形状を形成する

11 よう配設されることにより、半導体装置の薄型化を図る ことができる。

【0054】また、請求項10記載の発明によれば、キャピラリー本体の先端部形状を凸状形状としたことにより、最先端部でワイヤの接合処理を行い、この最先端部外周の凹んだ部分でポールバンブを押圧することが可能となる。

【0055】また、請求項11記載の発明によれば、キャピラリー本体の最先端部に形成された接合部においてワイヤを被接続部材に接合し、また接合部と段差を有した位置に形成された圧接部により被接続部材に形成されたボール部を圧接することができる。よって、ワイヤを被接続部材に接合する処理と、被接続部材に形成されたポール部を圧接する処理をひつとのキャピラリーにより行うことが可能となる。

【0056】また、請求項12及び請求項13記載の発明によれば、接合工程及びボールバンブ形成工程を実施することにより被接続部材に形成されたボールバンブの上面を形成工程において平坦面とすることができる。よって、このボールバンブ上にワイヤをボンディングしようとした場合、ボールバンブとワイヤとの接合性を向上させることができ、強度の高いポンディングを行うことができる。

【0057】更に、前記した請求項10または11記載のキャピラリーを用いることにより、接合工程,ボールバンプ形成工程,及び形成工程をひとつのキャピラリーで連続的に行うことができるため、ボールバンブの形成処理を効率的に行うことができる。

#### [0058]

【発明の実施の形態】次に本発明の実施の形態について 図面と共に説明する。図1乃至図6は、本発明の一実施 例であるワイヤボンディング方法を説明するための図で ある。尚、本実施例では、ワイヤボンディング方法を半 導体製造工程に用いた例について説明するが、本発明の 適用は半導体製造工程に限定されるものではない。

【0059】先ず、図1を用いてワイヤボンディングを行うために用いる各構成要素について説明する。図1において、10は半導体素子であり、その上部には電極パッド11が配設されている。この半導体素子10はリードフレーム12上に搭載されている。また、半導体素子10の近傍にはリードフレーム12の一部を構成するリード22(図8参照)のインナーリード部13が延在している。

【0060】また、図中14はキャピラリーであり、また15はスパーク電極であり、共にワイヤボンディング装置の一部を構成するものである。このキャピラリー1 4及びスパーク電極15は、共に従来から用いられているワイヤボンディング装置に設けられているものであ

り、本実施例に係るワイヤボンディング方法を実施する ために新たに設けられたものではない。 【0061】キャピラリー14は、内部にワイヤ16となる金細線を挿通した構成とされており、図示しない移動装置により自在に移動しうる構成とされている。また、このキャピラリー14には超音波振動子が接続されており、この超音波振動子が発生する超音波振動により、ワイヤ16を被接続部材(本実施例の場合には、電極パッド11及びインナーリード部13)に超音波溶接しうる構成となっている。一方、スパーク電極15も図示しない移動装置により自在に移動しうる構成とされている。

【0062】続いて、本発明の一実施例であるワイヤボンディング方法について説明する。電極パッド11とインナーリード部13とをワイヤ16で接続するには、先ず図1に示されるようにキャピラリー14に挿通されその先端部から下方に突出したワイヤ16に第1のボール部17を形成する。この第1のボール部17の形成は、スパーク電極15にスパーク放電を起こすことにより形成する。

【0063】ワイヤ16のキャピラリー14から突出し 20 た先端部に第1のポール部17が形成されると、キャピ ラリー14は移動装置によりインナーリード部13に近 接するよう移動し、図2に示されるように第1のポール 部17をインナーリード部13に押圧する。続いて、超 音波振動子が超音波振動を発生させ、これによりキャピ ラリー14は第1のポール部17を第1の被接続部材と なるインナーリード部13に超音波溶接する。これによ り、ワイヤ16はインナーリード部13にポールポンデ ィングされる(以上の処理を第1の接合工程という)。 【0064】上記のようにインナーリード部13にワイ 30 ヤ16 (第1のボール部17) が接合されると、キャピ ラリー14は垂直上方に移動すると供に、続いて水平方 向に移動する。この際、キャピラリー14の垂直上方移 動は、半導体素子10の上面より若干高い位置まで行わ れ、また水平方向はキャピラリー14が半導体素子10 の上面に形成された電極パッド11の上部位置に至るま で行われる。また、この移動中、ワイヤ16は順次キャ ピラリー14に送り込まれる構成となっている。

【0065】従って、上記のようにキャピラリー14を移動することにより、ワイヤ16は図3に示されるように、インナーリード部13より垂直上方に延出した垂直部と水平方向に延出した水平部とを有した略逆L字状のループ形状となる。上記のようにワイヤ16が電極パッド11の上部位置まで引き出されると、スパーク電影で移動し、図4にプラリー14から下方に送り出されたワイヤ16に第2のボール部18を形成する(以上が、ボール部形成エー程)。この際、スパーク放電により形成された第2のボール部18は、第1のボール部17から引き出されたワイヤ16の中間部に形成される。

【0066】続いて、キャピラリー14を下動して第2 のポール部18を電極パッド11に押圧すると共に超音 波振動子に超音波振動を発生させる。よって図5に示さ れるように、第2のポール部18はキャピラリー14に より第2の被接続部材となる電極パッド11に超音波溶 接される(以上の処理を第2の接合工程という)。

【0067】上記のように第2のポール部18が電極パ ッド11に接合されると、キャピラリー14は上動し図 6に示す状態となる。このキャピラリー14が上動する 際、ワイヤ16は図示しないクランパにより送り出しが 規制されるため、キャピラリー14の上動によりワイヤ 16は接合位置で切断される。これにより、1本のワイ ヤ16に対するポンディング処理が終了する。

【0068】続いて、図1に示す第1のボール部17の 形成が再び行われ、その後は上記してきた図1乃至図5 に示す処理が繰り返し行われることにより、連続的にワ イヤ16のワイヤポンディング処理が行われる。これに より、各電極パッド11とインナーリード部13との間 にワイヤ16が配設される。

【0069】上記したワイヤポンディング方法によれ ば、ワイヤ16を電極パッド11に接合する際、ワイヤ 16に形成された第2のポール部18が逆打ちポンディ ングのボールパンプ6 (図13参照) と同等の機能を奏 する。従って、ワイヤ16を電極パッド11に直接接合 しても、第2のポール部18が緩衝機能を発生するため 半導体素子10に損傷が発生するようなことはない。

【0070】また、第2のポール部18はワイヤ16に 形成されるため、従来のようにワイヤポンディング処理 と別個にボールバンプ6を形成するための処理を行う必 要はなくなり、ワイヤポンディング処理を簡単にかつ効 率良く行うことができる。また、第2のポール部18を 電極パッド11に接合する処理は、いわゆるポールポン ディング処理となるため、そのポンディング形状は図2 6 (B) に示したように平面視した状態で略円形であ り、またその接合面積も小さいくなっている。よって、 ポンディングに必要な領域は小さくて済み、高密度化さ れ多数の電極パッド11を有する半導体素子10に対 し、確実にワイヤボンディング処理を行うことができ

【0071】また、上記のように図4に示した第2のポ ール部18を形成する工程において、ワイヤ16はキャ ピラリー14と接続された状態を維持する。このため、 図5に示す第2の接合工程において、第2のポール部1 8を電極パッド11上に確実に位置決めすることが可能 となり、よって第2のポール部18を電極パッド11に 確実に接合することができる。

【0072】更に、本実施例に係るワイヤポンディング 方法を用いることにより、ワイヤ16のループを低背化 することができる。これについて図7を用いて説明す る。図7は、本実施例に係るワイヤポンディング方法を 50 のワイヤ24を上下方向に離間させた状態で重ねた状態

用いて配設されたワイヤ16と、従来のワイヤボンディ ング方法(順打ちポンディング)を用いて配設されたワ イヤ1とを比較するために同一図面に記載したものであ

【0073】従来の順打ちポンディングを用いて配設さ れたワイヤ1は、同図に示されるように半導体素子10 の上面より高く延出したループ形状を有している。これ に対し、本実施例に係るワイヤポンディング方法により 配設されたワイヤ16は、先ずインナーリード部13に 10 ワイヤ16を接続し、続いてワイヤ16を略L字状のル ープ形状で引出し電極パッド11に接続する、いわゆる 逆打ちポンディングによりワイヤ16を配設している。 このため、ワイヤ16のループを低くすることができ

【0074】また、本実施例に係るワイヤポンディング 方法では、逆打ちポンディングと同様の工程によりワイ ヤ16を配設するが、上記したように第2のボール部1 8はスパーク電極15を用いてワイヤ16にアーク放電 により直接形成されるため、少ない工程で逆打ちポンデ 20 ィングと同様の低いループ形状でワイヤ16を配設しす ることが可能となる。

【0075】図8は、本発明の一実施例である半導体装 置20を示している。同図に示した半導体装置20は、 、 上記したワイヤポンディング方法によりワイヤ16を配 設したものである。尚、図8では上記したワイヤポンデ ィング方法を、プラスチックパッケージ構造の半導体装 置に適用した例を示している。

【0076】半導体装置20は、大略すると半導体素子 10,ワイヤ16,リード22,封止樹脂21等により 構成されている。半導体素子10はリードフレームの一 部を構成するステージ23上に搭載されている。また、 半導体素子10の上面に形成された電極パッド11とリ ード22のインナーリード部13との間には、上記した ワイヤポンディング方法によりワイヤ16が配設されて いる。

【0077】また、封止樹脂21は半導体素子10及び ワイヤ16を内部に封止するよう配設されており、半導 体索子10及びワイヤ16を保護する機能を奏してい る。従って、封止樹脂21は少なくともワイヤ16を覆 うように配設する必要があり、ワイヤのループが高いと これに伴い封止樹脂も厚さも大となり、半導体装置が大 型化してしまう。しかるに、上記したように本実施例に 係るワイヤポンディング方法を用いることにより、ワイ ヤ16のループを低くすることができる。従って、封止 樹脂21の厚さを小さくすることが可能となり、半導体 装置20の低背化を図ることができる。

【0078】図9は本発明に係るワイヤポンディング方 法の変形例を示している。同図では、上記した本発明に 係るワイヤポンディング方法を第1のワイヤ16と第2

【0079】近年、半導体素子の高密度化に伴う電極パ ッド数の増大に伴い、図9に示されるように半導体素子 10上に2列となるよう電極パッド11,25を配設し た構造のものが提供されている(平面的に見ると、この

電極パッド11,25は直線状に2列或いは千鳥状とな るよう2列に配設される場合が多い)。

【0080】この種の半導体素子10においては、各パ ッド11,25から2本のワイヤ16,24を引き出す 必要があり、従って第1のワイヤ16及び第2のワイヤ 2.4を上下方向に離間させた状態で重ねた状態で配設す るワイヤ接続構造を取る必要がある。

【0081】図9に示す例では、半導体素子10はペー ス基板27に設けられたダイボンディング層28上に搭 載されている。また、ベース基板27は、上部より第1 の配線層29,第1の絶縁層30,第2の配線層30, 第2の絶縁層32をベース材33に積層配設した積層基 板とされている。電極パッド11は第1のワイヤ16に より第2の配線層30と電気的に接続され、また電極パ ッド25は第2のワイヤ24により第1の配線層29と 電気的に接続された構成とされている。

【0082】上記構成において、第1のワイヤ16は本 発明に係るワイヤボンディング方法により配設されてお り、また第2のワイヤ24は従来の順打ちポンディング により配設されている。上記したように、本発明に係る ワイヤポンディング方法により配設される第1のワイヤ 16は、順打ちポンディングにより配設される第2のワ イヤ24のループ高さに比べてそのループ高さが低いた め、第1及び第2のワイヤ16,24が上下方向を重ね た状態で配設しても、各ワイヤ16,24が干渉し短絡 してしまうことを確実に防止することができる。

【0083】また、従来においては順打ちポンディング により配設されたループ高さの高いワイヤの上部に、更 に離間させてワイヤを配設する必要があったため、全体 としてのループ高さは非常に高いものであった。しかる に、第1のワイヤ16の配設に本発明に係るワイヤポン ディング方法を採用することにより、各ワイヤ16,2 4全体としてのループ高さを低くすることができる。

【0084】図10は、本発明に係るワイヤポンディン グ方法をマルチ・チップ・モジュール (MCM) に採用 した例を閉めている。マルチ・チップ・モジュールで は、基板37の上部に複数(図には2個示している)の 半導体素子10、35を配設した構成とされている。

【0085】このように、本発明に係るワイヤボンディ ング方法は、前記した実施例のように半導体素子10と インナーリード部13とを接続するのに限らず、半導体 素子10、35を直接接続するマルチ・チップ・モジュ ールにも適用することができる。更に、例えば複数のリ ード同志をワイヤを用いて接続する等、ワイヤを用いて 被接続部材を接合する各種構成において用いることが可 50 16を用いて説明する。尚、図示の便宜上、図12乃至

能である。

可能となる。

【0086】ところで、先に図23を用いて説明した逆 打ちポンデイングは、ステッチディングが行われる電極 パッド2aの配設密度がさほど高くない場合には有効で ありワイヤ5のループを低背化することができる。しか るに、図28及び図29を用いて説明したように、従来 のポールバンプ6の形成方法では、ポールバンプ6の形 成時に上面6aに凹凸や突起6bが発生し、これに起因 して逆打ちボンデイングを実施することができなかっ 10 た。従って、ボールバンプ6の形成時に上面6aを平坦 化できれば逆打ちポンデイングを有効に利用することが

【0087】以下、ボールバンプ6の形成時に上面6a を平坦化しうるポールパンプ形成方法について、図11 乃至図16を用いて説明する。尚、図11乃至図16に おいて、図1乃至図6に示した構成と同一構成について は同一符号を附し、その説明を省略する。

【0088】図11は、本実施例に係るボールバンプ形 成方法に用いるキャピラリー40を示している。図11 20 (A) はキャピラリー40の全体を示す正面図であり、 図11 (B) はキャピラリー40の先端 (下端) を拡大 して示す断面図である。キャピラリー40は、略円筒形 状とされたキャピラリー本体41の先端部(図中、下 端)を凸状形状としたことを特徴とするものである。具 体的には、キャピラリー本体41の最先端部の中央位置 には接合部42が突出するよう形成されており、またこ の接合部42と段差を有した位置には平坦面とされた圧 接部43が形成されている。また、キャピラリー40の 中央部には、ワイヤ16が挿通される挿通孔44が貫通 形成されている。

【0089】上記の接合部42は後述するようにポール 部50を電極パッド11に接合するのに用いられるもの であり、また圧接部43は後述するように電極パッド1 1に形成されたポールバンプ51を整形処理するのに用 いられるものである。また、図11に矢印L1~L5で 示される各寸法は、例えばL1=9.525,L2=1.588,L  $3 = 0.15 \sim 0.25$ , L  $4 = 0.2 \sim 0.4$ , L  $5 = 0.2 \sim 0.3 \ \mathcal{O}$ ように設定されている(単位はmm)。但し、キャビラ リー40の形状はこれに限定されるものではない。

【0090】上記構成とされたキャピラリー40は、従 来のキャピラリー7 (図24及び図25参照)に比べ単 にその先端形状を変更したものであり、また接合部42 及び圧接部43の形成は、例えば機械加工(切削加工 等)により容易に行うことができる。よって、キャビラ リー40に接合部42及び圧接部43を形成しても、キ ャピラリー40のコストが徒に上昇してしまうようなこ とはない。

【0091】続いて、上記構成とされたキャピラリー4 0を用いたポールパンプ形成方法について図12乃至図 図16におけるキャビラリー40の形状は図11に示したキャビラリー形状と異なっているが、実際は同じものを用いている。

【0092】ボールバンプ51を電極パッド11上に形成するには、先ず図12に示されるようにキャピラリー40に挿通され接合部42から下方に突出したワイヤ16(金ワイヤ)にボール部50を形成する。このボール部50の形成は、先に図1に示したと同様に、スパーク電極(図12には図示せず)にスパーク放電を起こすことにより形成する。

【0093】ワイヤ16の接合部42から突出した先端部にポール部50が形成されると、キャピラリー40は移動装置により電極パッド11に近接するよう下動し、図13に示されるように、キャピラリー40に形成された接合部42はポール部50を電極パッド11に押圧する。

【0094】続いて、超音波振動子が超音波振動を発生させ、これによりキャピラリー40に形成された接合部42はボール部50を被接続部材となる電極パッド11に超音波溶接する。これにより、ボール部50は電極パッド11にボールボンディングされる(以上の処理を接合工程という)。

【0095】上記のように電極パッド11にボール部50が接合されると、キャピラリー40は垂直上方に移動する。この際、図示しないクランパはワイヤ16の送りを規制するため、よってワイヤ16はボール部50の上部位置で切断され、図14に示されるようにボールパンプ51が形成される(以上の処理をボールパンプ形成工程という)。

【0096】しかるに、ボールバンプ形成工程が終了した状態のボールバンプ51は、その上面51aに凹凸や突起が形成されており、よってこの状態のボールバンプ51に逆打ちボンディング処理を行っても、良好なボンディング処理を行うことができないことは前述した通りである。

【0097】そこで、本実施例に係るボールバンプ形成 方法では、ボールバンプ形成工程が終了した後に、ボー ルバンプ51の整形工程を実施することを特徴とするも のである。整形工程では、先ず図15に示されるよう に、キャピラリー40を水平方向に若干量移動させ、キャピラリー40に形成されている圧接部43がボールバ ンプ51と対向するよう位置決めを行う。

【0098】尚、キャピラリー40は、電極パッド11とインナーリード部13との間にワイヤ16を配設するものであり、よって上下方向及び水平方向に移動可能な構成とさてれいる。従って、キャピラリー40を水平方向に移動させる際し、ワイヤボンディング装置の構成を変更する必要はない。

【0099】続いて、上記のように圧接部43がポール パンプ51と対向した状態を維持しつつキャピラリー4 0は下動され、図15に示されるように圧接部43はポールパンプ51を押圧する。この際、圧接部43は平坦面とされているため、この圧接部43を用いてポールパンプ51を押圧することにより、ボールパンプ形成工程が終了した時点でポールパンプ51の上面51aに形成された凹凸及び突起は圧接部43により潰されて平坦面に整形される。続いて、キャピラリー40は再び上動し圧接部43はポールパンプ51から離間し、これにより図16に示されるように上面51aが平坦面に整形されたポールパンプ51が形成される((以上の処理を整形工程という)。

18

【0100】上記のように、本実施例に係るボールバンプ形成方法によれば、形成工程においてボールバンプ51の上面51aをキャピラリー40の圧接部43で押圧整形することにより、ボールバンプ51の上面51aを平坦面とすることができる。よって、その後に逆打ちボンディング処理を実施し、ボールバンプ51上にワイヤ16をボンディングしようとした場合、ボールバンプ51とワイヤ16との接合性を向上させることができ、強度の高いボンディングを行うことができる。

【0101】また整形工程において、図11に示した先端部に接合部42及び圧接部43が形成されたキャピラリー40を用いることにより、接合工程,ボールバンプ形成工程,及び形成工程をひとつのキャピラリー40で連続的に行うことが可能となり、よってボールバンプ51の形成処理を効率的に行うことができる。

【0102】続いて、上記のように電極パッド11上に 形成されたボールパンプ51とインナーリード部13と の間に逆打ちボンディングを行う方法について図17乃 至図21を用いて説明する。尚、図17乃至図21にお いても、図1乃至図6に示した構成と同一構成について は同一符号を附し、その説明を省略する。

【0103】ボールパンプ51(電極パッド11)とインナーリード部13とをワイヤ16で接続するには、先ず図17に示されるようにキャピラリー40の接合部42から下方に突出したワイヤ16にボール部17を形成する。このボール部17はスパーク電極15にスパーク放電を起こすことにより形成する。

【0104】ワイヤ16の先端部にボール部17が形成40 されると、キャピラリー40は移動装置によりインナーリード部13に近接するよう移動し、図18に示されるようにボール部17をインナーリード部13に押圧する。続いて、超音波振動子が超音波振動を発生させ、接合部42はボール部17をインナーリード部13に超音波溶接する(ボールボンディングによる1stボンディング)。

【0105】上記のようにインナーリード部13にワイヤ16 (ポール部17)が接合されると、キャピラリー40は垂直上方に移動すると供に、続いて水平方向に移 50 動する。この際、キャピラリー40の垂直上方移動は、

半導体素子10の上面より若干高い位置まで行われ、ま た水平方向はキャピラリー40がポールバンプ51の上 部位置に至るまで行われる。これにより、ワイヤ16は 図19に示されるように、インナーリード部13より垂 直上方に延出した垂直部と水平方向に延出した水平部と を有した略逆L字状のループ形状となる。

19

【0106】上記のようにワイヤ16がポールパンプ5 1の上部位置まで引き出されると、続いてキャピラリー 40は下動し、接合部42はワイヤ16をポールパンプ 51に押圧すると共に超音波振動子に超音波振動を発生 させる。よって図20に示されるように、ワイヤ16は 接合部42によりポールパンプ51に超音波溶接される (ステッチポンディングによる2ndポンディング)。 【0107】この際、上記したように、ポールパンプ5 1の上面51aは平坦面とされているため、ワイヤ16 をポールパンプ51に確実に接合することができ、ワイ ヤ16とボールパンプ51との接合強度は増大し、ワイ ヤポンディング処理の信頼性を向上させることができ

【0108】上記のようにワイヤ16がポールバンプ5 1 (電極パッド11) に接合されると、キャピラリー4 0は上動し図21に示す状態となる。このキャピラリー 40が上動する際、ワイヤ16は図示しないクランパに より送り出しが規制されるため、キャピラリー40の上 動によりワイヤ16は接合位置で切断される。これによ り、1本のワイヤ16に対する逆打ちポンディング処理 が終了する。

[0109] 続いて、図17に示すポール部17の形成 が再び行われ、その後は上記してきた図17乃至図21 に示す処理が繰り返し行われることにより、連続的にワ イヤ16のワイヤポンディング処理が行われる。これに より、各ポールバンプ51とインナーリード部13との 間にワイヤ16が配設される。

【0110】上記した逆打ちポンディング処理では、前 記したポールバンプ形成処理で使用したキャピラリー4 0をそのまま用いて逆打ちポンディング処理を行えるた め、ポールバンプ51の形成とワイヤ16の逆打ちポン ディング処理を連続的に行うことが可能となり、ワイヤ ポンディング処理全体としての効率化を図ることができ る。また、ワイヤボンディング装置もひとつの装置でポ ールバンプ形成処理及び逆打ちポンディング処理を行え るため、設備の簡単化を図ることもできる。

#### [0111]

【発明の効果】上述の如く本発明によれば、下記の種々 の効果を実現することができる。 請求項1記載のワイヤ ポンディング方法によれば、第2の接合工程においてワ イヤを第2の被接続部材に接合する際、ポール部形成工 程においてワイヤに形成される第2のポール部は、逆打 ちポンディングのボールパンプと同等の機能を奏するた め、ワイヤを第2の被接続部材に接合しても半導体素子 50 れた第2のボール部により直接接合されることにより、

に損傷が発生することを防止することができる。

【0112】また、第2のボール部はワイヤに形成され るため、ワイヤポンディング処理と別個にポールパンプ を形成するための処理を行う必要はなくなり、ワイヤポ ンディング処理を効率良く行うことが可能となる。更、 に、第2のボール部を第2の被接続部材に接合する処理 は、いわゆるボールポンディング処理となるためポンデ ィングに必要な領域は小さくて済み、高密度化され多数 の電極を有する半導体素子に対し、確実にワイヤポンデ ィング処理を行うことができる。

【0113】また、請求項2記載の発明によれば、第2 のポール部の形成後もワイヤはキャピラリーと接続され た状態を維持するため、第2の接合工程において、第2 のポール部を電極パッド上に確実に位置決めすることが 可能となり、よって第2のポール部を電極パッドに確実 に接合することができる。

【0114】また、請求項3記載の発明によれば、第2 のポール部を容易に形成することができる。また、一般 にスパーク放電は第1のポール部の形成方法として行わ 20 れているものであるため、ワイヤボンディング装置に特 に構成の変更を加えことなく請求項1記載のワイヤポン ディング方法を行うことが可能となる。

【0115】また、請求項4記載の発明によれば、第1 の被接続部材と第2の被接続部材との間にワイヤを低く 配設することができ、従って例えばのワイヤボンディン グ方法を半導体装置の製造工程に適用した場合には、半 導体装置の低背化を図ることができる。

【0116】また、請求項5記載のワイヤポンディング 方法によれば、第1のワイヤを低く配設することができ ることにより、第1のワイヤの上部に容易に第2のワイ ヤを形成することが可能となる。よって、ワイヤ配置の 高密度化を図ることができると共に、第1及び第2のワ イヤが干渉することを防止することができる。

【0117】また、請求項6記載の発明によれば、第1 の被接続部材をリードフレームとすると共に第2の被接 続部材を半導体素子とすることにより、半導体装置の薄 型化及び製造効率の向上を図ることができる。また、請 求項7記載の発明によれば、第1及び第2の被接続部材 を共に半導体素子とすることにより、いわゆるマルチ・ 40 チップ・モジュール (MCM) 構造の半導体装置におい ても薄型化及び製造効率の向上を図ることができる。

【0118】また、請求項8記載の発明によれば、ワイ ヤとして比較的柔らかい金細線を用いると共に少なくと も第2のポール部と第2の被接続部材との接合をダメー ジの少ないポールポンディングを用いて接合したことに より、ワイヤポンディング時において第2の被接続部材 に対するダメージの軽減を図ることができる。

【0119】また、請求項9記載の発明によれば、半導 体素子に形成された電極部とワイヤとがワイヤに形成さ

半導体素子に印加されるダメージの軽減を図ることがで きる。また、ワイヤが略L字状のループ形状を形成する よう配設されることにより、半導体装置の薄型化を図る ことができる。

【0120】また、請求項10記載の発明によれば、キ ャピラリー本体の先端部形状を凸状形状としたことによ り、最先端部でワイヤの接合処理を行い、この最先端部 外周の凹んだ部分でポールバンプを押圧することが可能 となる。また、請求項11記載の発明によれば、ワイヤ を被接続部材に接合する処理と、被接続部材に形成され たポール部を圧接する処理をひつとのキャピラリーによ り行うことが可能となり、ポールバンプの形成を効率的 に行うことが可能となる。

【0121】更に、請求項12及び請求項13記載の発 明によれば、被接続部材に形成されるボールパンプの上 面を形成工程において平坦面とすることができ、よって ボールバンプ上にワイヤをポンディングしようとした場 合、ポールバンプとワイヤとの接合性を向上させること ができ、強度の高いポンディングを行うことができる。 また、接合工程,ポールパンプ形成工程,及び形成工程 20 をひとつのキャピラリーで連続的に行うことができるた め、ボールバンプの形成処理を効率的に行うことができ る。

#### 【図面の簡単な説明】

【図1】第1のポール部の形成方法を説明するための図 である。

【図2】第1のポール部をリードフレームに接合する方 法を説明するための図である。

【図3】ワイヤを電極パッドまで引き出した状態を示す 図である。

【図4】第2のボール部の形成方法を説明するための図 である。

【図5】第2のポール部を電極パッドに接合する方法を 説明するための図である。

【図6】第2のボール部が電極パッドに接合された状態 を示す図である。

【図7】本発明に係るワイヤポンディング方法によるワ イヤのループと、従来のワイヤポンディング方法による ワイヤのループとを比較して示す図である。

【図8】本発明に係る半導体装置の断面図である。

【図9】本発明に係るワイヤポンディング方法の変形例 を説明するための図である。

【図10】本発明に係るワイヤポンディング方法をMC Mに適用した例を示す図である。

【図11】本発明に係るキャピラリーを説明するための 図であり、(A)は正面図、(B)は先端部近傍を拡大 して示す断面図である。

【図12】ボールバンプを形成する方法を示す図であ り、金ポールを形成した状態を示す図である。

【図13】金ポールを電極パッドに接合した状態を示す 50 26 第3のポール部

図である。

【図14】ボールパンプが形成された状態を示す図であ

【図15】ポールパンプを整形する処理を示す図であ

【図16】整形されたポールバンプを示す図である。

【図17】ポールバンプにワイヤを接合するワイヤポン ディング処理を示しており、ワイヤにポール部を形成す る方法を説明するための図である。

【図18】ポール部をリードフレームに接合する方法を 説明するための図である。

【図19】ワイヤをボールパンプまで引き出した状態を 示す図である。

【図20】ワイヤをボールパンプに接合している状態を 示す図である。

【図21】ワイヤがポールパンプに接合された状態を示 す図である。

【図22】従来の順打ちポンディングを説明するための 図である。

【図23】従来の逆打ちポンディングを説明するための 図である。

【図24】ボールボンディングを説明するための図であ

【図25】ステッチボンディングを説明するための図で ある。

【図26】(A)はボールポンディングを用いてワイヤ を電極パッドに接合した状態を示す斜視図であり、

(B) は接合位置を平面視した状態を示す図である。

【図27】 (A) はステッチポンディングを用いてワイ 30 ヤをインナーリードに接合した状態を示す斜視図であ り、(B) は接合位置を平面視した状態を示す図であ

【図28】従来の逆打ちポンディングの問題点を説明す るための図である。

【図29】従来の逆打ちポンディングの問題点を説明す るための図である。

【符号の説明】

10,35 半導体素子

11,25,36 電極パッド

40 12 リードフレーム

13 インナーリード部

14,40 キャピラリー

15 スパーク電極

16.24 ワイヤ

17 第1のボール部

18 第2のポール部

20 半導体装置

21 封止樹脂

22 リード

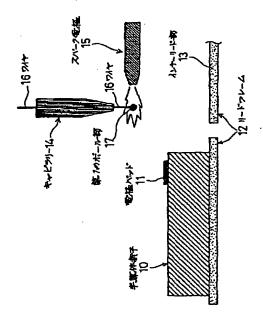
27 ペース基板

3 7 基板

42 接合部

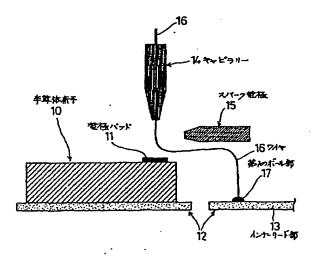


第1のポール部の形成方法を説明するための団





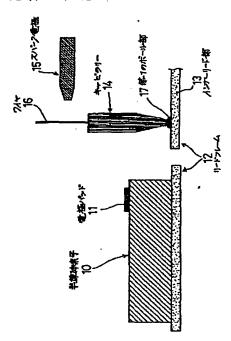
ワイヤを電径パッドまで引き出した状態を示す図



43 圧接部 50 ポール部 51 ポールバンブ

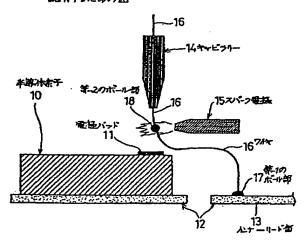
等1のボール切をリードフレームに持合する方法を 説明するための団

[図2]





本発明に係るワイヤボンディングオ法の変形例を 武用するための図

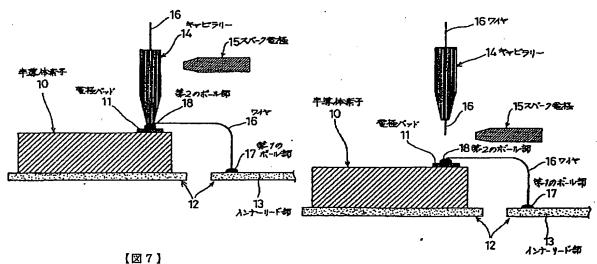






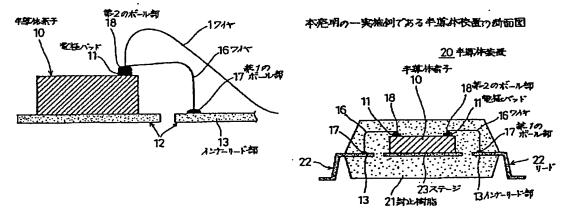
第2のボール部を電極バッドに接合する方法を 説明するための図

第2のボール部が電極パッドに接合された 状態を示す団



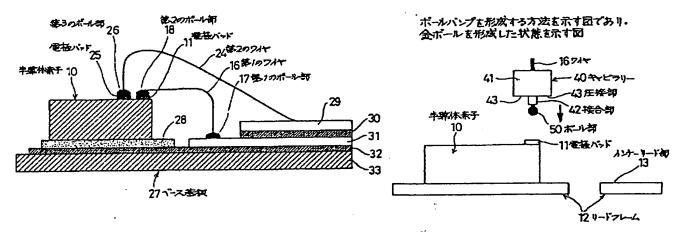
本発明に係るワイヤボンディング方法によるフィヤ のループと、後来のフィヤボンディング方法による ワイヤのループとを比較して示す図

[図8]



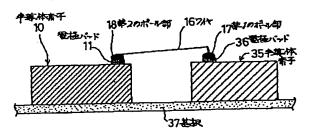
【図9】

【図12】



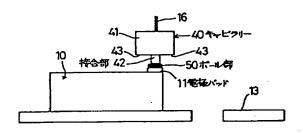
#### 【図10】

#### 本野明に係るワイヤボンディングオ法をMCMに 適用した例を示す団



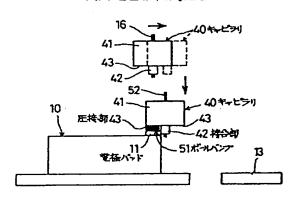
[図13]

## 金ボールを登極ペッドに接合した状態を示す図



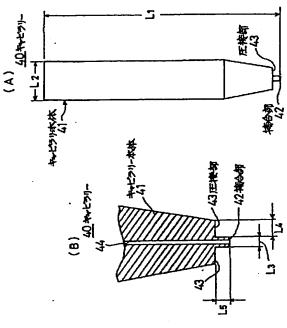
【図15】

#### ポールバンプを整形する処理を示す図



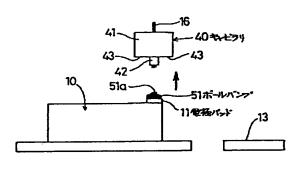
#### 【図11】

#### 本発明に係るキャピラリーを説明するための図であり、 (A)は正面図、(B)は先端部位筋を拡大して不可断面図



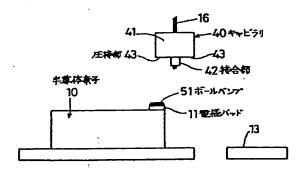
【図14】

#### ボールバンブが形成された状態を示す図



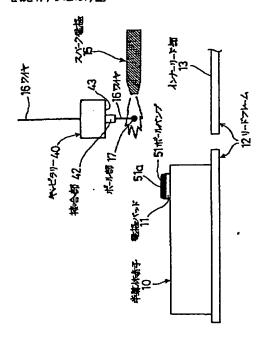
[図16]

#### 整形されたボールパンプを示す図



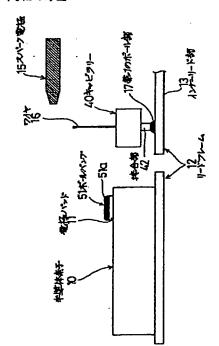
【図17】

ボールバンブにワイヤを接合するワイヤボンディング 処理を示しており、ワイヤにボール朝を形成する方法 を説明するための団



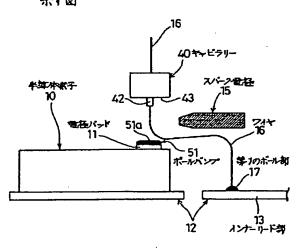
[図18]

ボール部をリードフレームに持合する方法を説明するための団



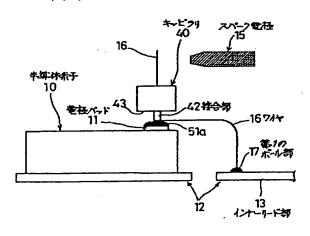
【図19】

ワイヤをボールバングまで引き出した状態を 示す図



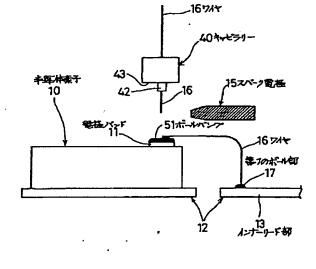
[図20]

ワイヤをボールパンプに持合している状態を 示す図



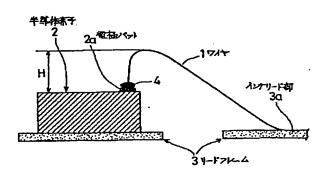
【図21】

#### ワイヤガボールパンプに接合された状態を示す団



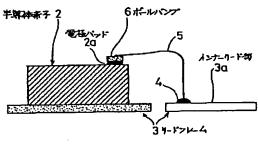
[図22]

## 従来の場打ちポンディングを説明するための図



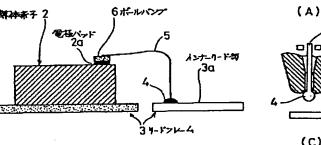
[図23]

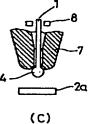
#### 供来の並打ちポンティングを説明するための団

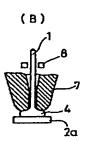


[図24]

#### ボールボンディングを説明するための図

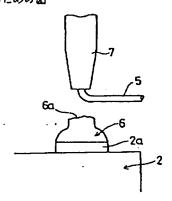


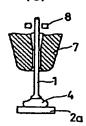




[図28]

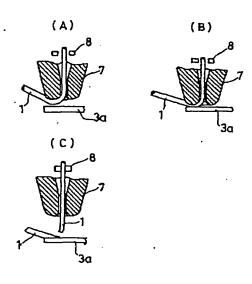
# 従来の逆打ちポンディングの問題点を使用 するための図





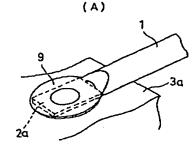
【図25】

#### ステッチボンディンアを説明するための図

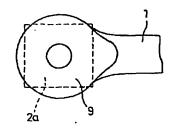


【図27】

(A)はステッチボンディングを用いてワイヤをインナーリードに接合した状態を示す料視面であり. (B)は接合位置を平面視した状態を示す図

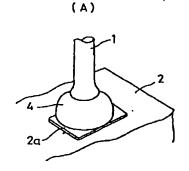


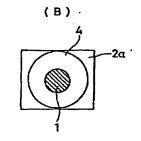
(B)



【図26】

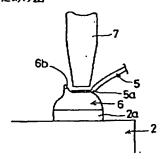
(A)はボールボンディングを用いてワイヤを電径 バッドに接合した状態を示す糾視図であり、 (B)は接合位置な平面視した状態を示す図





【図29】

# 従来の逆打ちボンディングの 問題をを説明 するための因



フロントページの続き

(72)発明者 佐藤 光孝

神奈川県川崎市中原区上小田中1015番地 富士通株式会社内 (72)発明者 河西 純一

神奈川県川崎市中原区上小田中1015番地 富士通株式会社内